

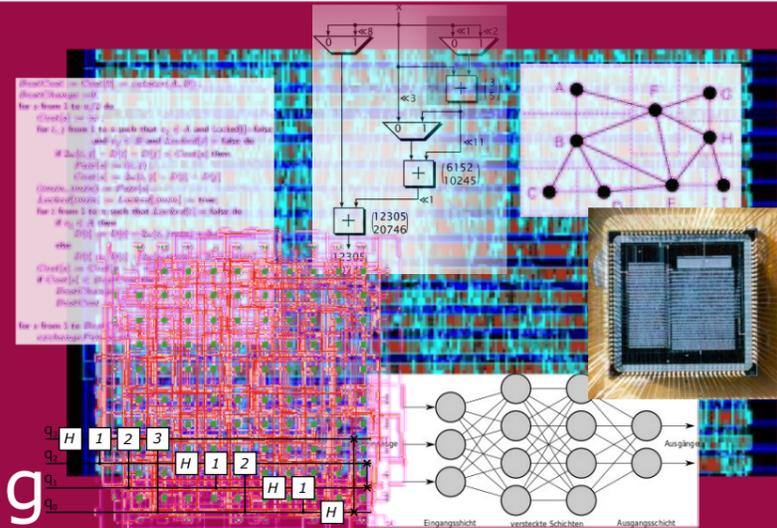
Fachgebiet Digitaltechnik

Prof. Zipf

Forschung: Entwurfsalgorithmen

High-Level Synthese

Low-Level Optimierung



Projekte (aktuell und geplant)

High-Level Synthese (Origami)

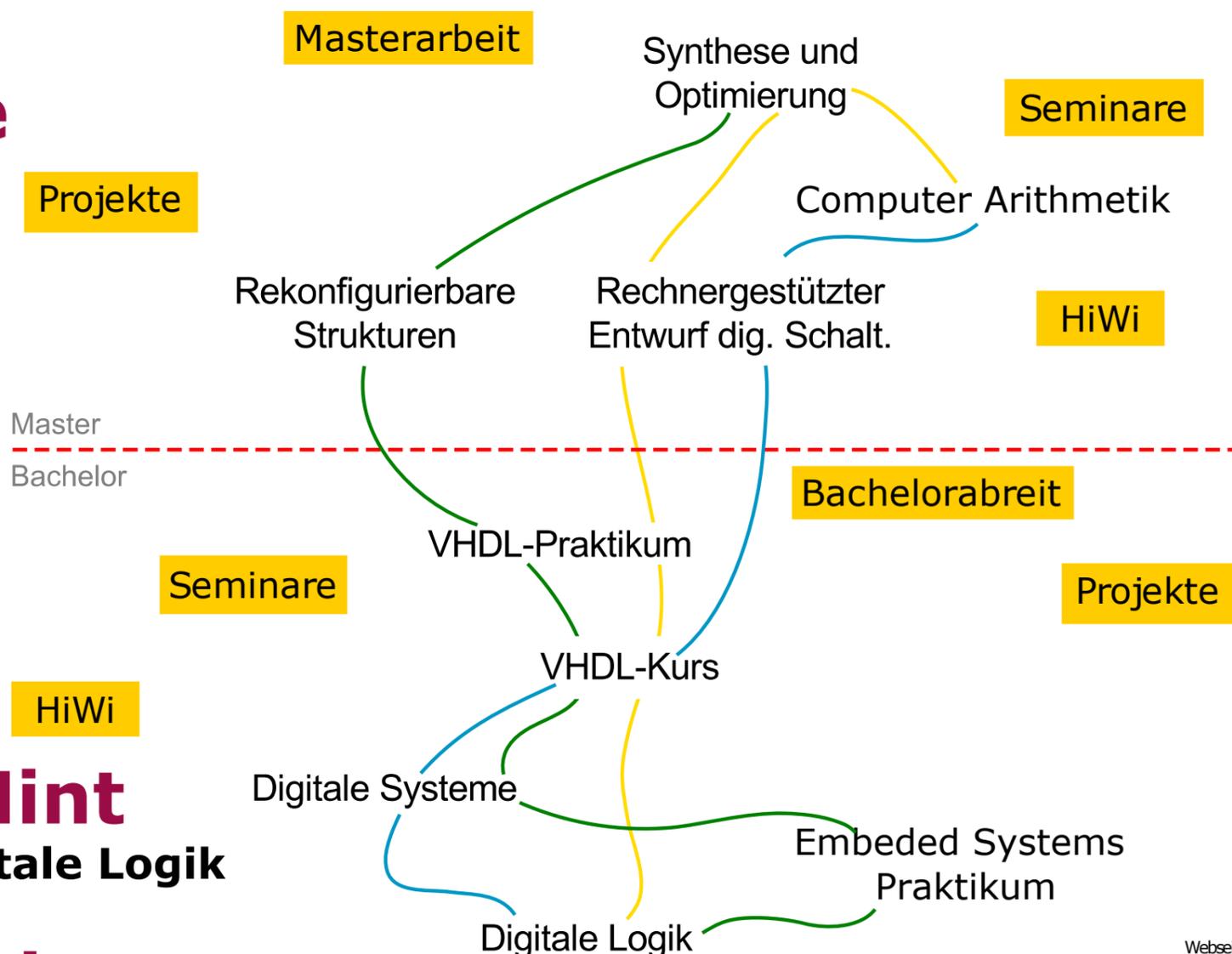
Energieeffizientes Modulo Scheduling für rekonfigurierbare Hardware

Optimierte Hardware für neuronale Netze (AIMEE)

Graph-neuronale Netzwerke zur Schaltungsoptimierung

Datenpfadoptimierung

Lehre



plusMint
Digitale Logik

Kontakt

Sekretariat: Raum 0328

Abschluss- und Projektarbeiten:

Martin Hardieck (hardieck@uni-kassel.de)

Alexander Laber (laber@uni-kassel.de)

Nicolai Fiege (nfiege@uni-kassel.de)

Webseite:
<http://www.uni-kassel.de/eecs/digitech>

